

Міністерство освіти і науки України
Харківський національний університет імені В.Н. Каразіна
Кафедра електроніки та управляючих систем

«ЗАТВЕРДЖУЮ»
Проректор
з науково-педагогічної роботи
Антон ПАНТЕЛЕЙМОНОВ
«_____» 2020 р.



РОБОЧА ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

Мікропроцесори та їх застосування

| | |
|---------------------|--|
| Рівень вищої освіти | <u>перший (бакалаврський) рівень</u> |
| Галузь знань | <u>15 Автоматизація та приладобудування</u> |
| Спеціальність | <u>151 Автоматизація та комп'ютерно-інтегровані технології</u> |
| Освітня програма | <u>Автоматизація та комп'ютерно-інтегровані технології</u> |
| Вид дисципліни | <u>обов'язкова</u> |
| Факультет | <u>комп'ютерних наук</u> |

Програму рекомендовано до затвердження Вченою радою факультету комп'ютерних наук
«31» серпня 2020 року, протокол № 12

РОЗРОБНИКИ ПРОГРАМИ:

кандидат технічних наук, доцент кафедри електроніки та управляючих систем

Рева Сергій Миколайович

Програму схвалено на засіданні кафедри електроніки та управляючих систем

Протокол від «31» серпня 2020 року № 1

Завідувач кафедри електроніки та управляючих систем



Микола СТЕРВОЄДОВ

Програму погоджено з гарантом освітньої програми «Автоматизація та комп'ютерно-інтегровані технології»

Гарант освітньої програми «Автоматизація та комп'ютерно-інтегровані технології»

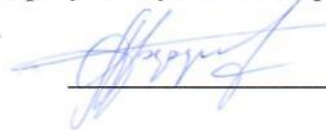


Дмитро ЛАБЕНКО

Програму погоджено методичною комісією факультету комп'ютерних наук

Протокол від «31» серпня 2020 року № 1

Голова методичної комісії факультету комп'ютерних наук



Анатолій БЕРДНІКОВ

ВСТУП

Програма навчальної дисципліни «Мікропроцесори та їх застосування» складена відповідно до освітньо-професійної програми підготовки першого (бакалаврського) рівня вищої освіти спеціальностей 151 «Автоматизація та комп'ютерно-інтегровані технології».

Вивчення дисципліни базується на широкому використанні знань, отриманих студентами із загальноосвітніх курсів фізики і вищої математики, а також у циклі спеціалізованих дисциплін «Електротехніка та електроніка», «Комп'ютерна схемотехніка» та інші.

1. Опис навчальної дисципліни

1.1. Метою і завданням навчальної дисципліни є підготовка студентів у галузі розробки цифрових систем з використанням мікропроцесорів, формування стійких знань та навиків роботи на професійному рівні, уміння побудови автоматизованих систем контролю та систем автоматичного управління з використанням мікроконтролерів..

1.2. Основним завданням вивчення дисципліни є забезпечення комплексної підготовки і виховання майбутнього спеціаліста, а саме:

- виховання наукового світогляду та професійної підготовки;
- розвиток творчих здібностей та вміння формулювати і вирішувати на високому науковому рівні проблеми обраної спеціальності;
- вміння творчо застосовувати і самостійно підвищувати свої знання;
- знайомство з галузями мікропроцесорів та мікроконтролерів;
- вивчення основ побудови мікропроцесорів;
- вивчення архітектури мікроконтролерів промислового виробництва;
- знайомство з системами команд мікропроцесорів та мікроконтролерів;
- здобуття навиків програмування в машинних кодах;
- вивчення основ алгоритмічної мови програмування асемблер;
- вивчення принципів програмної обробки електричних сигналів.

В ході вивчення дисципліни у студента повинні формуватися наступні компетентності.

Інтегральна компетентність.

Здатність розв'язувати складні спеціалізовані задачі та практичні проблеми у галузі забезпечення інформаційної безпеки і\або кібербезпеки, що характеризується комплексністю та неповною визначеністю умов.

Загальні компетентності (КЗ).

- Базові знання в галузі інформатики й сучасних інформаційних технологій; навички використання програмних засобів і навички роботи в комп'ютерних мережах, уміння створювати бази даних і використовувати інтернет-ресурси. (КЗН.03).

Фахові компетентності

- Знання теорії цифрової обробки сигналів (КЗП.12)
- Сучасні уявлення про будову, призначення та застосування спеціальних мікропроцесорів (КЗП.13)

1.3. Кількість кредитів – 3.

1.4. Загальна кількість годин - 90.

| | |
|---|-------------------------------------|
| 1.5. Характеристика навчальної дисципліни | |
| Нормативна / за вибором | |
| Денна форма навчання | Заочна (дистанційна) форма навчання |
| Рік підготовки | |
| 3-й | -й |
| Семестр | |
| 5-й | -й |
| Лекції | |
| 16 год. | год. |
| Практичні, семінарські заняття | |
| 8 год. | год. |
| Лабораторні заняття | |
| 8 год. | год. |
| Самостійна робота | |
| 58 год. | год. |
| В т.ч. індивідуальні завдання | |
| 15 год. | год. |

1.6. Заплановані результати навчання

знати:

- історію створення та розвитку мікропроцесорної техніки;
- основи побудови мікропроцесорів та мікроконтролерів;
- класифікацію та основні технічні характеристики мікропроцесорів;
- внутрішню структуру та організацію ядра мікроконтролерів сімейства МК51;
- організацію адресних просторів мікроконтролерів сімейства МК51;
- систему команд мікроконтролерів сімейства МК51;
- принципи програмної обробки електричних сигналів;
- галузі застосування мікропроцесорної техніки

вміти:

- аналізувати технічні вимоги та робити оптимальний вибір мікропроцесорів;
- розраховувати режими роботи внутрішніх пристроїв мікроконтролера;
- створювати найпростіші програми шляхом програмування в машинних кодах;
- використовувати сучасні програмні засоби для написання власних програм;
- обґрунтовано вибирати алгоритмічну мову програмування.
- працювати в середовищі програмування на алгоритмічній мові ассемблер;
- писати та відлагоджувати програми для мікроконтролерів;
- самостійно працювати з навчальною, навчально-методичною і довідковою літературою з електротехніки, програмування і інших суміжних дисциплін.

В результаті вивчення дисципліни у студента повинні формуватися наступні програмні результати навчання (ПРН).

- вміти обґрунтовувати вибір структури та розробляти прикладне програмне забезпечення для мікропроцесорних систем управління на базі локальних засобів автоматизації, промислових логічних контролерів та програмованих логічних матриць і сигнальних процесорів. ПР010.

2. Тематичний план навчальної дисципліни

Розділ 1 – Основи мікропроцесорної техніки

Тема 1 – Елементна база цифрової електроніки

Реалізація логічних елементів на основі польових транзисторів. Синтез логічних схем для моделювання логічних та арифметичних операцій. Тригер як пристрій для зберігання мінімального об'єму інформації. Тригерні схеми: лічильники, паралельні та послідовні регістри як базові елементи для побудови мікропроцесорів. Мікропрограмні автомати.

Тема 2 – Історія створення та класифікація мікропроцесорів

Історичні відомості про розробку першого мікропроцесору науковцями та інженерами фірми Intel. Основні різновидності архітектури мікропроцесорів. Створення першого мікроконтролера та його відмінності від мікропроцесорів універсального призначення. Технічні параметри та характеристики мікропроцесорів та мікроконтролерів.

Тема 3 – Структурна схема та схемотехнічні рішення вузлів процесора

Аналіз структурної схеми процесора на основі лабораторної моделі. Структурна процесорного ядра та взаємодія з оперативною пам'яттю. Конструкція та схемотехнічне рішення регістрів моделі процесора. Організація виконання функцій арифметико-логічного пристрою. Схема декодування інструкцій. Аналіз існуючої системи команд.

Тема 4 – Команди та програми. Програмування на рівні машинних кодів

Цикл фон Неймана. Визначення машинного циклу роботи процесора. Поняття об'єктного коду програми. Формат запису команди. Поняття процесорної інструкції та параметрів команди. Структура командного слова. Інтерпритація арифметичних та логічних команд за допомогою команд перезапису даних. Способи виконання команд умовних та безумовних переходів.

Тема 5 – Знайомство з мовою програмування асемблер

Використання мнемонічних позначень для полегшення процесу програмування. Алгоритмічна мова Асемблер як система умовних позначень. Транслятори асемблера, табличні транслятори, основні функції трансляторів. Правила написання та трансляції асемблерної програми. Знайомство з макроасемблером.

Тема 6 – Інтегроване середовище програмування Keil- μ Vision-4

Інтегроване середовище розробки. Складові частини інтегрованого середовища. Створення нового проекту. Робота з текстовим редактором. Процес трансляції та відлагоджування програми. Емуляція роботи мікропроцесора за допомогою інтегрованого середовища для розробки програм. Додаткові можливості в режимі емуляції.

Розділ 2 – Архітектура мікроконтролерів сімейства МК51

Тема 7 – Архітектура та параметри мікроконтролерів сімейства МК51

Визначення мікроконтролера, основні відмінності мікроконтролерів від універсальних мікропроцесорів та персональних ЕОМ. Структурна схема базової моделі мікроконтролерів серії МК51. Історія її створення. Апаратна організація ядра процесора. Склад серії та основні технічні характеристики моделей, що входять до неї. Різновидності і структура адресних просторів мікроконтролерів серії МК51.

Тема 8 – Система команд мікроконтролерів сімейства МК51. Способи адресації

Способи адресації, що використовуються в мікроконтролері. Синтаксис та особливості використання команд переміщення даних з різними способами адресації. Синтаксис та особливості використання команд безумовного та умовного переходу. Способи адресації в командах безумовного та умовного переходу. Робота зі стеком на апаратному рівні при виконанні команд переходу. Регістри спеціальних функцій, що використовуються при виконанні арифметичних операцій. Вплив операцій на признаковий регістр.

Тема 9 – Переривання в мікроконтролерах сімейства МК51

Визначення апаратного переривання, різновидності переривань. Апаратні засоби, що забезпечують обробку переривань. Програмний та апаратний арбітраж. Функціональна схема обробки переривань та алгоритм її роботи. Маскування. Алгоритм роботи мікроконтролера при одночасному виникненні кількох переривань.

Тема 10 – Вбудовані таймери-лічильники в мікроконтролерах сімейства МК51

Вбудовані таймери мікроконтролера, призначення, структурна організація. Режими роботи таймерів. Принципи програмування. Регістри спеціальних функцій, що впливають на роботу таймерів. Структурна схема таймера. Взаємодія із системою переривань. Методики розрахунку часу для різних режимів роботи.

Розділ 3 – Застосування мікропроцесорів і мікроконтролерів

Тема 11 – Застосування процесорів універсального призначення

Технологічний розвиток мікропроцесорної індустрії, що виробляє процесори універсального призначення. Коло задач, що вирішуються із застосуванням цього виду мікропроцесорів. Напрямки подальшого вдосконалення універсальних мікропроцесорів. Конструктивне виконання корпусів. Споживана потужність та способи відведення тепла від мікропроцесорів.

Тема 12 – Сімейства мікроконтролерів та їх застосування у вбудованих системах

Огляд основних сімейств мікроконтролерів, що випускаються провідними виробниками мікропроцесорної техніки. Аналіз їх технічних параметрів, рекомендації до застосування для вирішення різних видів задач. Використання мікроконтролерів при розробці вбудованих систем для управління автономними об'єктами. Методи опрацювання аналогових та дискретних сигналів.

4. Структура навчальної дисципліни

| № теми | Назви розділів і тем | Кількість годин | | | | | |
|---|---|-----------------|--------------|----------|----------|-----------|-----------|
| | | Усього | у тому числі | | | | |
| | | | л | п | лаб. | інд. | с. р. |
| Розділ 1 – Основи мікропроцесорної техніки | | | | | | | |
| 1 | Елементна база цифрової електроніки | 10 | | 2 | | | 8 |
| 2 | Історія створення та класифікація мікропроцесорів | 4 | 2 | | | | 2 |
| 3 | Структурна схема та схемотехнічні рішення вузлів процесора | 7 | | 2 | | | 5 |
| 4 | Команди та програми. Програмування на рівні машинних кодів | 6 | 2 | | 2 | | 2 |
| 5 | Знайомство з мовою програмування асемблер | 6 | 2 | | | | 4 |
| 6 | Інтегроване середовище програмування Keil-uVision | 9 | | | 2 | 5 | 2 |
| | Разом за розділом 1 | 42 | 6 | | 4 | 5 | 23 |
| Розділ 2 – Архітектура мікроконтролерів серії МК51 | | | | | | | |
| 7 | Архітектура та параметри мікроконтролерів сімейства МК51 | 6 | 2 | | | 2 | 2 |
| 8 | Система команд мікроконтролерів сімейства МК51. Способи адресації | 10 | 2 | | 2 | 4 | 2 |
| 9 | Переривання в мікроконтролерах сімейства МК51 | 6 | 2 | | | 2 | 2 |
| 10 | Вбудовані таймери-лічильники в мікроконтролерах сімейства МК51 | 10 | 2 | 2 | 2 | 2 | 2 |
| | Разом за розділом 2 | 32 | 8 | | 4 | 10 | 8 |
| Розділ 3 – Застосування мікропроцесорів і мікроконтролерів | | | | | | | |
| 11 | Застосування процесорів універсального призначення | 8 | 1 | 1 | | | 6 |
| 12 | Сімейства мікроконтролерів та їх застосування у вбудованих системах | 8 | 1 | 1 | | | 6 |
| | Разом за розділом 3 | 16 | 2 | 2 | | | 12 |
| | Усього годин | 90 | 16 | 8 | 8 | 15 | 43 |

4. Теми практичних та лабораторних занять

| № з/п | Назва теми | Кількість годин |
|---|---|-----------------|
| Практичні заняття | | |
| Розділ 1 – Основи мікропроцесорної техніки | | |
| 1 | Елементна база цифрової електроніки | 2 |
| 2 | Структурна схема та схемотехнічні рішення вузлів процесора | 2 |
| Розділ 2 – Архітектура мікроконтролерів серії МК51 | | |
| 3 | Система команд мікроконтролерів сімейства МК51. Способи адресації | 2 |
| 4 | Введення дискретних сигналів | 2 |
| Розділ 3 – Застосування мікропроцесорів і мікроконтролерів | | |
| 5 | Застосування процесорів універсального призначення | 1 |
| 6 | Сімейства мікроконтролерів та їх застосування у вбудованих системах | 1 |
| | Разом | 8 |
| Лабораторні заняття | | |
| Розділ 1 – Основи мікропроцесорної техніки | | |
| 1 | Команди та програми. Програмування на рівні машинних кодів | 2 |
| 2 | Інтегроване середовище програмування Keil-uVision | 2 |
| Розділ 2 – Архітектура мікроконтролерів серії МК51 | | |
| 3 | Система команд мікроконтролерів сімейства МК51. Способи адресації | 2 |
| 4 | Вбудовані таймери-лічильники в мікроконтролерах сімейства МК51 | 2 |
| | Разом | 8 |
| | Усього годин | 16 |

5. Завдання для самостійної роботи

| № з/п | Види, зміст самостійної роботи | Кількість годин |
|---|--|-----------------|
| Розділ 1 – Основи мікропроцесорної техніки | | |
| 1 | Повторити матеріали курсу «Основи електротехніки» та «Дискретна електроніка». Проробити матеріали першого практичного заняття. | 6 |
| 2 | Ознайомитися з історією створення та класифікацією мікропроцесорів. | 2 |
| 3 | Повторити матеріали курсу «Архітектура ЕОМ». Вивчити структурну схему та схемотехнічні рішення вузлів моделі процесора. | 6 |
| 4 | Розібратися зі структурою командного слова моделі процесора. Скласти таблицю команд моделі процесора | 2 |
| 5 | Ознайомитися з основами мови програмування Асемблер та синтаксичними формами, що використовуються в цій мові. Вивчити синтаксичні правила написання програм. | 2 |
| 6 | Ознайомитися з можливостями інтегрованого середовища програмування Keil-uVision. Навчитися створювати власні проекти. Підготуватись до контрольної роботи. | 10 |
| | Разом за розділом 1 | 28 |

| № з/п | Види, зміст самостійної роботи | Кількість годин |
|---|---|-----------------|
| Розділ 2 – Архітектура мікроконтролерів серії МК51 | | |
| 7 | Вивчити архітектуру та основні технічні параметри мікроконтролерів сімейства МК51. | 2 |
| 8 | Ознайомитися із системою команд мікроконтролерів сімейства МК51. Вивчити методи адресації до операндів та синтаксис команд. | 4 |
| 9 | Вивчити можливості системи переривань в мікроконтролерах сімейства МК51. Розібратися з алгоритмами виклику переривань та поняттями маскування і арбітражу переривань. | 2 |
| 10 | Ознайомитися зі структурою та режимами роботи вбудованих таймерів-лічильників. Навчитися розраховувати параметри їх ініціалізації. | 10 |
| | Разом за розділом 2 | 18 |
| Розділ 3 – Застосування мікропроцесорів і мікроконтролерів | | |
| 11 | Виконати пошук матеріалів по темі «Застосування процесорів універсального призначення» та ознайомитися з ними. Систематизувати отриманий матеріал. | 6 |
| 12 | Виконати пошук матеріалів по темі «Мікроконтролерів та їх застосування у вбудованих системах» та ознайомитися з ними. Систематизувати отриманий матеріал. Скласти таблицю найбільш поширених сімейств мікроконтролерів. | 6 |
| | Разом за розділом 3 | 12 |
| | Усього годин | 58 |

6. Індивідуальні завдання

Як наукове та навчально-дослідне завдання кожен студент має виконати розрахункову роботу: Ознайомившись зі структурою та режимами роботи вбудованих таймерів-лічильників, розраховувати параметри їх ініціалізації.

Контрольна робота

7. Методи навчання

Як правило лекційні та практичні заняття проводяться аудиторне. В умовах дії карантину заняття проводяться відповідно до Наказу ректора Харківського національного університету імені В.Н. Каразіна (аудиторне або дистанційно за допомогою платформ Google Meet або Zoom).

На досягнення освітніх цілей спрямовані такі методи навчання студентів:

– *практичні* (використовують для пізнання дійсності, формування навичок і вмінь, поглиблення знань. Під час їх застосування використовуються такі прийоми: планування виконання завдання, постановка завдання, оперативне стимулювання, контроль і регулювання, аналіз результатів, визначення причин недоліків);

– *пояснювально-ілюстративний* (використовують для викладання й засвоєння нового навчального матеріалу, фактів, підходів, оцінок, висновків тощо);

– *репродуктивний* (для застосування студентами вивченого на основі зразка або правила, алгоритму, що відповідає інструкціям, правилам, в аналогічних до представленого зразка ситуаціях);

8. Методи контролю

Контроль засвоєння навчального матеріалу здійснюється шляхом:

- проведення комп'ютерного тестування за результатами відпрацювання основних положень навчальної програми за допомогою відповідного електронного курсу;
- перевірки домашніх завдань по допусках до лабораторних робіт;
- прийому та оцінювання звітів з виконання лабораторних робіт;
- проведення підсумкового контролю знань (іспиту).

Форми поточного контролю: оцінювання виконаних лабораторних завдань та документації (звітів), написання підсумкової контрольної роботи.

9. Схема нарахування балів

Розподіл балів для підсумкового семестрового контролю при проведенні семестрового екзамену.

| Поточне тестування та самостійна робота | | | | | | Сума |
|---|--------|-----------------------|-----------------------|--------|--------|------------|
| Розділ 1 | | | | | | |
| Тема 1 | Тема 2 | Тема 3 | Тема 4 | Тема 5 | Тема 6 | |
| Лабораторна робота №1 | | | Лабораторна робота №2 | | | |
| до 15 балів | | | до 15 балів | | | 30 |
| Розділ 2 | | | | | | |
| Тема 7 | Тема 8 | Тема 9 | Тема 10 | | | |
| Лабораторна робота №3 | | Лабораторна робота №4 | | | | |
| до 15 балів | | до 15 балів | | | | 30 |
| Розділ 3 | | | | | | |
| Тема 11 | | Тема 12 | | | | |
| Оцінка знань по розділу 3 виконується на іспиті | | | | | | 0 |
| Разом | | | | | | 60 |
| Іспит | | | | | | 40 |
| Всього | | | | | | 100 |

Критерії оцінювання протягом навчального семестру

За свою роботу в семестрі студент може отримати до 60 балів, які входять до загальної оцінки знань з навчального курсу.

Оцінка в основному формується шляхом комплексного оцінювання рівня підготовки та виконання завдань лабораторного практикуму з урахуванням результатів автоматизованого тестування засобами сайту дистанційної освіти та на основі співбесіди з викладачем під час захисту звітів з лабораторних робіт.

Оцінка по кожній з лабораторних робіт включає в себе:

- 1..2 бали (в залежності від складності) — за виконання онлайн-тесту на сайті дистанційної освіти;
- 1..2 бали (в залежності від об'єму) — за вірно виконані завдання по підготовці до лабораторної роботи в режимі онлаі-оцінювання;
- до 5 балів — за захист звіту з лабораторної роботи.

Оцінка захисту звіту формується із наступних складових:

- 1 бал — за проведений аналіз завдання, розуміння принципів формування та функціонування програми;
- 1 бал — за написання та відлагодження програмного коду, передбаченого завданням по лабораторній роботі;
- 1 бал — за оф ормлення початкового коду та написання коментарів, які дають змогу зрозуміти суть та особливості написаного програмного коду.
- 1 бал — за підготовку звіту у відповідності до вимог, які сформульовано в методичних вказівках;
- 1 бал — за знання теоретичного матеріалу та вірні відповіді на контрольні запитання.

Підсумкова оцінка студента формується як сума балів, отриманих ним протягом семестру, та балів, отриманих пі час екзамену. Максимальне значення балів, які можливо отримати на екзамені за вірну, обгрунтовану та детальну відповідь по кожному запитанню чи завданню вказано в екзаменаційних білетах.

Підсумкова оцінка розраховується за накопичувальною системою. За результатами семестру студент отримує підсумкову оцінку за 100-бальною системою.

Шкала оцінювання

| Сума балів за всі види навчальної діяльності протягом семестру | Оцінка | |
|--|-------------------------------------|----------------------------------|
| | для чотирирівневої шкали оцінювання | для дворівневої шкали оцінювання |
| 90 – 100 | відмінно | зараховано |
| 70 – 89 | добре | |
| 50 – 69 | задовільно | |
| 1 – 49 | незадовільно | не зараховано |

10. Рекомендована література

Основна література

1. Боборыкин А.В., Липовецкий Г.П и др. Однокристалльные микроЭВМ: справочник. — М.: МИКАП, 1994. – 400 с.
2. Журавель Ю.А., Рева С.Н., Программирование микроконтроллеров серии МК51: методические указания к лабораторным работам по курсу «Принципы проектирования систем автоматического управления». — Харьков: ХНУ им. В.Н. Каразина, 2009. – 60 с.
3. Ю.А. Журавель, С.Н. Рева, Модель цифрового процессора, Вісник Харківського національного університету, 2011, № 987, Серія «Матиматичне моделювання. Інформаційні технології. Автоматизовані системи управління», с. 5–18.

Допоміжна література

1. Дэвид М. Харрис и Сара Л. Харрис. Цифровая схемотехника и архитектура компьютера: перевод с английского. Издательство Morgan Kaufman, © English Edition, 2013 – 1621 с.
2. П. Хоровиц, У. Хилл. Искусство схемотехники. Том 1: перевод с английского под редакцией Гальперина М.В. — М.: Мир, 1985 – 599 с.
3. Титце У., Шенк К. Полупроводниковая схемотехника: справочное руководство, перевод с нем. — М.: Мир, 1982. – 512 с.

11. Посилання на інформаційні ресурси в Інтернеті, відеолекції, інше методичне забезпечення

1. Курс «Мікропроцесори та їх застосування»: [Електронний ресурс] // ІНСТИТУТ ПОСЛЕДИПЛОМНОГО ОБРАЗОВАНИЯ И ЗАОЧНОГО (дистанционного) ОБУЧЕНИЯ Харьковского национального университета имени В.Н. Каразина, 2011–2017. URL: <http://dist.karazin.ua>.
2. Википедия: [Електронний ресурс]. // Wikipedia the free encyclopedia, 2001-2017. URL: <https://ru.wikipedia.org>.
3. Дорофеев Кирилл, Копытин Сергей. Новые возможности в интегрированной среде разработки Keil ?Vision4:[Електронний ресурс] // Компоненты и технологии, 2011-2014. URL: http://www.kit-e.ru/articles/micro/2009_10_62.php.